# LE PROGRAMME PARAM

DANIEL FOURNIER

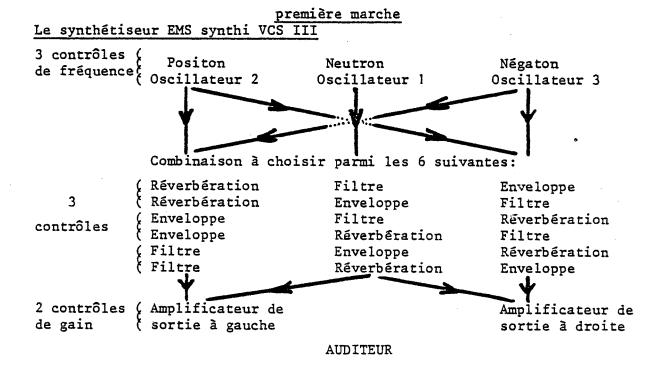
ARTINFO/Musinfo n°30 1980

#### DEMARCHE

Persuader l'auditeur qu'il rêve à trois inconnus notoires jouant autour de lui leur chef d'oeuvre sans queue ni tête.

Positon, Négaton, Neutron, nantis de cornemuses dernier cri, s'osbtinent, à toutes jambes, à déchiffrer leur partition respective selon leur fantaisie. Circulant au centre, Neutron "va, vient, fait l'empressé", départageant Positon et Négaton qui, comme le dit la légende, possèdent des atomes crochus..

DES MARCHES: pour résumer l'escalier.



#### deuxième marche

Le 8-DAC: Convertisseur-digital analogique recevant des valeurs hexadécimales à la sortie de l'INTELLEC 8008, les convertissant en tensions électriques, les quelles contrôlent les 8 paramètres sur le synthétiseur.

### troisième marche

L'INTELLEC 8008: programmé en langage INTELGREU (merci Monsieur XRI 7 D) délivre des valeurs hexadécimales calculées de manière indépendante les unes des autres et recrée ainsi un caractère pseudo-aléatoire justifiant le chef-d'oeuvre sans queue ni tête, la fantaisie des inconnus et leurs déplacements désordonnés dans l'espace sonore.

#### DEFINITIONS

Nous avons huit paramètres ("A" à "H") à contrôler:

variations de la fréquence des 3 oscillateurs variations de la fréquence de coupure du filtre

variations du temps de la chute de l'enveloppe

variations de la profondeur de la réverbération

varations du gain des 2 amplificateurs de sortie,

donc huit valeurs de sortie dirigées vers le 8-DAC.

Nous avons quatre valeurs associées à chacun de ces paramètres:

ex.paramètre"A"

1. Ø : valeur de l'opérateur de calcul

2. K : valeur du compteur déterminant la durée relative de chaque sortie

3. k : valeur du compteur de temporisation qui sera progressivement décrémenté (k = K au moment du calcul)

4. S : valeur de la sortie

ex.paramètre"A"

K
A

S
A

Le calcul donnant des nouvelles valeurs à partir des anciennes:

$$\begin{bmatrix} 2(\emptyset_{(n-1)}) \end{bmatrix} & X\emptyset R (7D) & = & \emptyset_{(n)} \\ \begin{bmatrix} RLC(K_{(n-1)}) \end{bmatrix} & X\emptyset R (\emptyset_{(n)}) & = & K_{(n)} & = k_{(n)} \\ \begin{bmatrix} RRC(S_{(n-1)}) \end{bmatrix} & X\emptyset R (\emptyset_{(n)}) & = & S_{(n)} \\ \end{bmatrix}$$

dès que  $k_{(n)}$  atteindra 00,  $\emptyset_{(n)}$ ,  $K_{(n)}$  et  $S_{(n)}$  seront considérés comme  $\emptyset_{(n-1)}$ ,  $K_{(n-1)}$  et  $S_{(n-1)}$ , le calcul reprendra.

remarque: ne pas omettre d'intialiser toutes ces valeurs lors du lancement <del>de-la-fusée</del> du programme.

#### DES FINITIONS:

Au moment de passer la seconde couche, il m'a semblé intéressant de placer un filtre NDI en sortie, accessible en temps réel par le jeu de clés "05", et ceci pour deux raisons: régler le seul des paramètres:

.NDI 00 affecte la vleur 00 à chaque sortie, donc

- -fréquences les plus grandes délivrées par les oscillateurs (les notes les plus aigues), -fréquence maximale de coupure du filtre, -profondeur de réverbération la plus grande, -temps de chute de l'enveloppe le plus court, -gain des amplificateurs de sortie le plus faible.
- .filtrer éventuellement les sorties pour obtenir soit:
  - . sorties de notes précises (par ex. NDI FO gamme par ton si le 8-DAC est accordé suivant le tempérament)
  - timbres précis (suivant certaines valeurs délivrées au paramètre qui contrôle la fréquence de coupure du filtre)
  - .profondeur de réverbération, gain de sortie, etc...crantés avec précision.
- .ne pas oublier: NDI FF: instruction inopérante.

Au moment de passer la troisième couche, il m'a semblé préférable de pouvoir agir sur la temporisation générale; j'ai achevé ce programme en le complétant d'un sous-programme de temporisation annexe accessible en temps réel par le jeu de clés "04". La temporisation la plus courte (clé "01") va progressivement (ex.: "02",.."AA",..."FF) jusqu'à la plus longue (clé "06").

1036	LHI 10			108B	CAL	= 10C3	)	
				108E		80	Ž	"A"
1038	LLI DF	)		1090		09	Ž	**
103A		3		1091	RET		Ž	
103B		Ž	пAп	1031	VE T		,	
	CTZ = 108B	٠.	A			= 10C3		
		•		1092	CAL	= 10C3	}	
103F	CAL = 10FF	)		1095	LAI	40	Ž	"B"
				1097	ØUT	09	Ž	
1042	LLI E3	3		1098	RET		3	
1044	LBM	Ž					•	
1045	DCB	3	"B"	1099	CAL	= 10C3	)	
1046	CTZ = 1092	3		109C			3	"C"
	CAL =10FF	3		109E		09	Ž	J
		,		109F			Ž	
104C	LLI E7	`					)	
104E	LBM	Ž				= 10C3		
		3	"C"	10A0	CAL	= 10C3	3	
104F	DCB	3						"D"
	CTZ = 1099	3	6	10A5	ØUT	09	Ž	
1053	CAL = 10FF	3		10A6	RET		3	
					•	09 = 10C3 08 09		
1056	LLI EB	)		10A7	CAL	= 1003	)	
1058	LBM	3		10AA	T.A.T	08	3	"E"
1059	DCB	3	"D"	1040	מזוד	ng	Ž	
105A		3		10110	שם ד דים מ	0)	Ž	
105D	CAL = 10FF	٠,		ועמטו	ME I		,	
				1045	CAT	- 1002	`	
1060	LLI EF	١		10B1	CAL	= 10C3	3	
	LBM	Ž				04	3	"F"
1062		Ŋ	"E"	10B3		09	3	
		٠.	E	10B4	RET		3	
	CTZ = 10A7	٠.						
1067	CAL = 10FF	)		10B5	CAL	= 10C3	3	
				10B8	LAI	02	Ź	11 011
106A	_	)		10BA	ØUT	09	3	''G''
106C	LBM	Ž		1 OBB	RET		3	
106D	DCB	3	"F"	· <del>-</del>			•	
106E	CTZ = 10AE	3		10BC	CAT	= 10C3	`	
1071	CAL = 10FF	3		10BF	LAI		Ž	
		,		1001	ØUT		ž	"H"
1074	LLI F7	١				09	ž	
1074	LBM	Ž		10C2	RET		)	
1070	DCB	Ź	"G"					
		3	G					
1078	CTZ = 10B5	3						
107B	CAL = 10FF	5						
1070	TIT DO							
107E	LLI FB	Ì						
1080	LBM	Ź						
1081	DCB	ż	"H"					
1082	CTZ = 10BC	3						
1085	CAL = 10FF	3						
1088	JMP = 1038	)						

1 SOU	S-PROGRAMME	DE CALCUL	rangement 8 groupes de 4 paramètre en mémoire (suite)
10C3 10C4 10C5 10C6 10C9 10CB	INL LAM ADA JFS = 10CB XRI 7D LMA	) ''Ø"	10EB (k) ) 10EC (Ø) ; "D" 10ED (K) ; 10EE (S) ;
10CC 10CD 10CE	LBA INL LAM	3 3 	10EF (k) 10F0 (Ø) 10F1 (K) 10F2 (S)
10CF 10D0 10D1	RLC XRB LMA	) "K"	10F3 (k) } 10F4 (Ø) ; "F" 10F5 (K) ; 10F6 (S) ;
10D2 10D3 10D4 10D5 10D6	INL LAM RRC XRB LMA	73 "s"	10F7 (k) ) 10F8 (Ø) 3 "G" 10F9 (K) 3
10D7 10D8 10D9	INI 05 NDM ØUT 0B	Filtre"	10FA (S) 3 *  10FB (k) 3 10FC (Ø) 3 11H"
10DA 10DB 10DC 10DD	DCL LBM DCL DCL		10FE (S) 3
RANGE	RET MENT 8 GROU	PES DE 4 PARAMETRES EN MEMO	IRE
1 ODF 1 OE 0 1 OE 1 1 OE 2	(k) (Ø) (K) (S)	) "A"	1 SQUS-PROGRAMME DE TEMPO ANNEXE
10E3 10E4 10E5 10E6	(k) (Ø) (K) (S)	} "B"	10FF LMB 1100 INI 04
10E7 10E8 10E9 10EA	(k) (Ø) (K) (S)	) "c"	1101 SUI 01 1103 JFZ = 1101 1106 RET

COMMENTAIRES RELATIFS AU DEROULEMENT DU PROGRAMME

avec, pour exemple, les parties de programme relatives au paramètre "A", à ne pas confondre avec (A) qui signifie contenu du registre A.

### I. PROGRAMME PRINCIPAL

1036	LHI	10	:	chargement immédiat de la valeur 10 dans le registre H,
				car les valeurs associées à chacun des paramètres ("A" à "H") sont rangées en mémoire de 10DF à 10FE.
1038	LLI	DF	:	chargement immédiat de la valeur DF dans le registre L,
				ce qui autorise l'appel de l'adresse 10DF de la mémoire
				contenant la valeur courante $k_A$ (compteur de temporisation du paramètre "A").
103A	T.RM		•	chargement de la valeur courante kA dans le registre B.
103B				décrémentation du contenu du registre B.
		= 108B		appel conditionnel du sous-programme de sortie du paramètre
1050	012	- 100 <i>b</i>	•	"A" (rangé en 108B) selon l'état du contenu du registre B:
				si (B) \( \neq 00\), alors passer \( \text{a} \) l'instruction suivante (l'\text{\text{\$\text{\$\text{\$tat}}}}
	6			des valeurs associées au paramètre "A" restent inchangées,
				en particulier la valeur de sa sortie SA).
				si (B) = 00, alors appel du sous-programme de sortie;
				(B) = k <sub>A</sub> =00 signifie que la valeur du compteur de tempori-
				sation est entièrement décrémenté, que les valeurs associées
				au paramètre "A" vont être recalculées pour une nouvelle
				sortie.
103F	CAL	= 10FF	:	appel inconditionnel du sous-programme de temporisation
				annexe (rangé en 10FF) dans lequel aura lieu le chargement
				du contenu du registre B (qui vient d'être décrémenté) en
				mémoire: c'est le nouveau kA.
1042	à 10	85	:	ensemble d'instructions concernant les sept autres paramètre ("B" à "H").
1088	JMP	= 1038	:	branchement inconditionnel en début de programme principal
				(ce qui revient à dire qu'il faut enfoncer la touche "HLT"
				sur l'INTELLEC 8008 pour en sortir).
				• • • • • • • • • • • • • • • • • • • •

### II. SOUS-PROGRAMMES DE SORTIE

108B CAL	= 10C3	: appel inconditionnel du sous-programme de calcul (rangé en
		10C3) pour une nouvelle valeur de la sortie $S_A$ .
108E LAI	80	sélection de la voie du 8-DAC relative au paramètre "A".
1090 ØUT	09	envoi de l'information SA (contenue dans la voie OB) dans
		la voie précédemment sélectionnée.
1091 RET		retour au programme principal.

1092 à 10C2 : ensemble d'instructions concernant les sorties dessept autres paramètres ("B" à "H").

## III. SOUS-PROGRAMME DE CALCUL

1 - CALCUL	DE LA NOUVELLE VALEUR DE L'OPERATEUR DE CALCUL $\phi_{A(n)}$ :
	$\emptyset_{A(n)} \longleftarrow 2(\emptyset_{A(n-1)})  X\emptyset R  7D$
10C3 INL	: incrémentation du contenu du registre L permettant de se
	placer à l'adresse 10E0, où la mémoire contient la valeur
	$\emptyset_{A(n)}$ maintenant considérée comme $\emptyset_{A(n-1)}$ , la valeur du
	compteur de temporisation kA ayant atteint 00.
10C4 LAM	: (A) $\emptyset_{A(n-1)}$ ; chargement du contenu de la mémoire à l'adresse 10E0 dans le registre A.
1005 ADA	: (A) (A)+(A); addition du contenu du registre A sur
10C5 ADA	lui-même.
10C6 JFS = 10CB	: branchement conditionnel à l'adresse 10CB pour éviter
.000 010 .002	l'opération "XØR" (OU exclusif) qui suit.
	Saut si le flag de signe (bit de gauche du registre A
	modifié précédemment) est égal à 0, sinon passage à
	l'instruction suivante.
10C9 XRI 7D	: (A) (A) XØR 7D; opération logique "OU exclusif" entre le
	contenu du registre A et la valeur 7D, le résultat de cette
	opération donne $\emptyset_{A(n)}$ .
10CB LMA	: chargement de $\phi_{A(n)}$ , contenu dans le registre A, en mémoire
	à la même adresse 10EO, de manière à la retrouver au moment
1000 174	du calcul de sa prochaine valeur.
10CC LBA	: chargement de $\emptyset_{A(n)}$ , contenu dans le registre A, dans le registre B pour remplir sa fonction d'opérateur dans les
	instructions suivantes.
	INSCINCTIONS SATABUTES.

# 2 - CALCUL DE LA NOUVELLE VALEUR DU COMPTEUR KA(n):

10CD	INL	incrémentation du contenu du registre L permettant de se placer à l'adresse 10El, où la mémoire contient la valeur $K_{A(n)}$ maintenant considérée comme $K_{A(n-1)}$ , la valeur du compteur de temporisation $k_A$ ayant atteint 00.
10CE	LAM	(A) K <sub>A(n-1)</sub> ; chargement du contenu de la mémoire à l'adresse 10E1 dans le registre A.
_10CF	RLC	rotation à gauche du contenu du registre A (chaque bit du registre A se déplace vers la gauche, le plus à gauche se retrouve le plus à droite).
10D0	XRB	: (A) $(A)$ XØR (B); opération logique "OU exclusif" entre le contenu du registre A et le contenu du registre B (ce dernier contenant le nouvel opérateur $\emptyset_{A(n)}$ ), le résultat
10D1	LMA	de cette opération donne $K_{A(n)}$ . : chargement de $K_{A(n)}$ , contenu dans le registre A, en mémoire à la même adresse 10E1, de manière à la retrouver au moment

du calcul de sa prochaine valeur.

## 3 - CALCUL DE LA NOUVELLE VALEUR DE LA SORTIE SA(n):

	S <sub>A(n)</sub> <b>←</b>	$RRC(S_{A(n-1)})$	XØR	$(\emptyset_{A(n)})$
--	----------------------------	-------------------	-----	----------------------

10D2 INL : incrémentation du contenu du registre L permettant de se placer à l'adresse 10E2, où la mémoire contient la valeur  $S_A(n)$  maintenant considérée comme  $S_A(n-1)$ , la valeur du compteur de temporisation  $k_A$  ayant atteint 00.

10D3 LAM : (A) ← SA(n-1); chargement du contenu de la mémoire à l'adresse 10E2 dans le registre A.

10D4 RRC : rotation à droite du contenu du registre A (chaque bit du registre A se déplace vers la droite, le plus à droite se retrouve le plus à gauche).

10D5 XRB : (A) (A) XØR(B); opération logique "OU exclusif" entre le contenu du registre A et le contenu du registre B (ce dernier contenant le nouvel opérateur  $\emptyset_{A(n)}$ ), le résultat de cette opération donne  $S_{A(n)}$ .

10D6 LMA: chargement de S<sub>A(n)</sub>, contenu dans le registre A, en mémoire à la même adresse 10E2, de manière à la retrouver au moment du calcul de sa prochaine valeur.

## 4 - FILTRAGE EVENTUEL DE LA VALEUR DE LA SORTIE AVANT SA SORTIE EFFECTIVE:

10D7 INI 05 : la valeur affichée sur le jeu de clés "05" est immédiatement affectée dans le registre A.

: (A) (A) AND (M); opération logique "ET" entre le contenu du registre A (i.e.la valeur affichée sur le jeu de clés "05") et le contenu de la mémoire à l'adresse 10E2 (i.e. la valeur de la sortie  $S_{A(n)}$ ), le résultat de cette opération place dans le registre A la valeur de la sortie filtrée.

10D9 ØUT OB : envoi de l'information, contenue dans le registre A, dans la voie OB.

### 5 - POSITIONNEMENT DU COMPTEUR DE TEMPORISATION EN MEMOIRE:

10DA DCL : décrémentation du contenu du registre L permettant de se placer à l'adresse 10E1, où la mémoire contient la valeur du compteur  $K_{A(n)}$ .

10DB LBM : (B) ← K<sub>A(n)</sub>; chargement du contenu de la mémoire à l'adresse 10El dans le registre B.

10DC DCL )

10DD D

10DE RET : retour au sous-programme de sortie.

10D8 NDM

### IV. SOUS-PROGRAMME DE TEMPORISATION ANNEXE

10FF LMB

: chargement du contenu du registre B en mémoire à l'adresse 10DF, le registre B contient soit:

si l'on vient de sortir de la séquence de calcul des nouvelles valeurs associées au paramètre "A"; il s'agit donc du chargement de la nouvelle valeur du compteur de temporisation  $k_{A(n)}$ .

.la valeur courante ka venant d'être prélevée dans le programme principal et décrémentée par l'intermédiaire du registre B puis replacée à l'adresse 10DF.

1100 INI 04

: la valeur affichée sur le jeu de clés "04" est immédiatement

1101 SUI 01

affectée dans le registre A. : "décrémentation" du contenu du registre A.

1103 JFZ = 1101

: branchement conditionnel à l'adresse 1101 pour "perdre du

temps en machine" et prolonger la temporisation:

si (A) = 00, alors passage à l'instruction suivante (et sortie du sous-programme de temporisation annexe),

si (A)  $\neq$  00, alors saut à l'adresse 1101.

1106 RET

: retour au programme principal.

Remarque: l'instruction SUI 01 placée derrière INI 04 implique que la temporisation annexe la plus courte sera produite en plaçant la valeur 01 sur le jeu de clés "04".

# CONSEILS PRATIQUES POUR UNE AUDITION REVEE

- Relier tous les éléments du système hybride au secteur.
- Interconnecter ceux-ci comme il se doit.
- Préparer le "patch" sur le synthétiseur suivant l'une des combinaisons choisie parmi les six proposées.
- Mettre en route l'INTELLEC 8008 et la télétype.
- Entrer le ruban "PARAM" en machine.
- Lancer le programme "COOL" : .G1000
- Lancer le programme "AMBITUS": .G1015
- Pour chaque paramètre, régler la tension moyenne de contrôle sur le synthétiseur, puis son ambitus à l'aide du potentiomètre correspondant sur le 8-DAC; enfin, stopper le programme "AMBITUS".
- Initialiser les valeurs associées aux huit paramètres de 10DF à 10FE.
- Placer 00 sur le jeu de clés "04" et "05".
- Lancer le programme "PARAM" : .G1036
- Modifier progressivement les valeurs affichées sur les jeux de clés.

### POUR PASSER DE PARAM A DODECAPARAM :

Dans le cas où l'on désire obtenir des variations dodécaphoniques, il faut accorder le 8-DAC sur le tempérament (dur! dur!):

- Stopper le déroulement de "PARAM".
- Lancer le programme "AMBITUS": .G1015
- Régler le potentiomètre de chaque DAC à accorder jusqu'à entendre un intervalle de deux octaves entre les deux notes délivrées par la sortie.
- Stopper le programme "AMBITUS".
- Lancer le programme "PARAM" : .G1036
- Placer la valeur 01 sur le jeu de clés "04".
- Placer la valeur EO sur le jeu de clés "05".

On doit alors entendre les notes relatives à un accord dit de quinte augmentée (ex. DO, MI, SOL#).

- En plaçant la valeur F8 sur le jeu de clés "05", on obtient des variations, dodécaphoniques pseudo-aléatoires (notes de la gamme chromatique).

Bonnes dodécalcomanies!